

## **Mastère de recherche**

**1<sup>ère</sup> Année Automatique et Informatique Industrielle**

### **Examende rattrapage**

	<b>9h →10h30</b>	<b>12h →13h30</b>
<b>Lundi</b> 21/9/2020	<b>Réseaux de Neurones et Logique Floue</b> Mohamed NJAH	<b>Observateurs et Filtrage</b> Habib HAMDİ
<b>Mardi</b> 22/9/2020	<b>Com. Optimale des Syst. Dynamiques</b> Naceur B.H.Braiek	<b>Automates Programmables</b> Sabeur MARAOUI
<b>Mercredi</b> 23/9/2020	<b>Réseaux Locaux Indus &amp; Bus de terrain</b> Mohamed NJAH	<b>Tech. Int. de Rech. et d'Optimisation</b> Mohamed NJAH
<b>Jeudi</b> 24/9/2020	<b>Implémentation sur FPGA</b> Ridha JMAL	<b>Implémentation sur DSP</b> Ridha JMAL
<b>Vendredi</b> 25/9/2020	<b>Identification des systèmes</b> Messaoud Hassani	<b>Traitement de signal numérique</b> Messaoud Hassani
<b>Samedi</b> 26/9/2020	<b>Commande dans l'espace d'état</b> Jalel Ghabi	
<b>Lundi</b> 28/9/2020	<b>Traitement de signal analogique</b> Wissem Fathallah	<b>Electronique de puissance</b> Hédi Yahia
<b>Mardi</b> 29/9/2020	<b>Processus Stochastiques</b> Anouar Ben Amor	<b>Recherche opérationnelle</b> Anouar Ben Amor
<b>Mercredi</b> 30/9/2020	<b>Machines Electriques</b> Adel Khedher	